



D2

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 06326226 A
 (43) Date of publication of application: 25.11.1994

(51) Int. Cl H01L 23/473

(21) Application number: 05327324
 (22) Date of filing: 24.12.1993
 (30) Priority: 15.03.1993 JP 05 54403

(71) Applicant: TOSHIBA CORP
 (72) Inventor: KAWANO KOICHIRO
 MIZUKAMI HIROSHI
 IWASAKI HIDEO
 KUNO KATSUMI
 ISHIZUKA MASARU

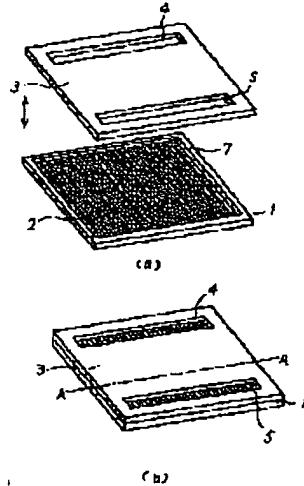
(54) COOLING UNIT

(57) Abstract:

PURPOSE: To protect a semiconductor element and the like against fracture by suppressing the pressure drop at the time of feeding refrigerant.

CONSTITUTION: A plurality of grooves 2 are made in the main surface of a substrate 1 thus constituting a plurality of fins 7. The top face of the fin 7 is set lower than the peripheral part of the substrate 1, for example, and a gap is provided between the main face of the substrate 1 and the opposing face of a cover plate 3 having through holes 4, 5 applied entirely thereto thus enlarging the channel area when the region, formed between the substrate 1 and the cover plate 3, is utilized as a channel for refrigerant. This constitution realizes a cooling unit in which the pressure drop can be suppressed at the time of feeding refrigerant.

COPYRIGHT: (C)1994,JPO



(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平6-326226

(43)公開日 平成6年(1994)11月25日

(51)Int.Cl.
H 01 L 23/473

識別記号

序内整理番号

P I

技術表示箇所

H 01 L 23/46

Z

審査請求 未請求 請求項の数1 OL (全8頁)

(21)出願番号 特願平5-327324
 (22)出願日 平成5年(1993)12月24日
 (31)優先権主張番号 特願平5-54403
 (32)優先日 平5(1993)3月15日
 (33)優先権主張国 日本 (JP)

(71)出願人 000003078
 株式会社東芝
 神奈川県川崎市幸区堀川町72基地
 (72)発明者 川野 浩一郎
 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内
 (72)発明者 水上 浩
 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内
 (72)発明者 岩崎 秀夫
 神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内
 (74)代理人 非理士 前近 浩佑

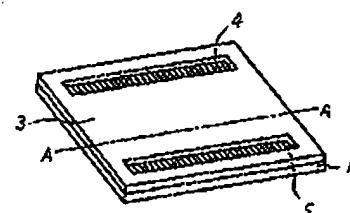
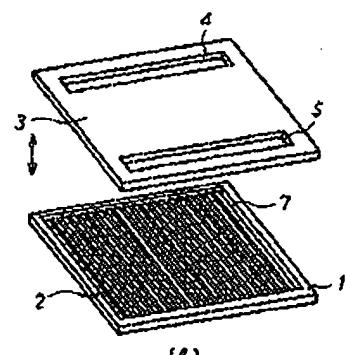
最終頁に続く

(54)【発明の名称】 冷却装置

(57)【要約】

【目的】 冷媒を流す際の圧力損失を低減し、半導体素子等の破壊防止が可能な冷却装置を提供すること

【構成】 基板1の一の正面1aに、複数の溝2を形成することにより、複数のフィン7を構成し、フィン7の頂面は、例えば基板1の周縁部よりも高さが低くなるようにすることにより、基板1の一の正面1a上に、その全面を覆うように張り合わされた貫通孔4、5を有するカバーブレート3の対向面との間に隙間を形成して、基板1とカバーブレート3との間に形成される領域を冷媒流路として利用する際の流路面積を拡大することにより、冷媒が流れる際の圧力損失を低減することが可能な冷却装置。



(2)

特開平6-326226

2

【特許請求の範囲】

【請求項1】 基板と、この基板の少なくとも一方の正面側に取着されるカバーブレートと、このカバーブレートに冷媒供給口として設けられる前記基板に対して垂直方向に貫通した第1の貫通孔と、前記カバーブレートに冷媒排出口として設けられる前記基板に対して垂直方向に貫通した第2の貫通孔とを具備し、前記基板あるいは前記カバーブレートの対向面のうち少なくとも一方に凹凸形状が形成され、この凹凸形状を構成する凸部の一部もしくは全部と前記基板あるいは前記カバーブレートのいずれかの対向面との間に間隙が形成され、前記基板と前記カバーブレートとの間に形成される領域が冷媒流路として利用されることを特徴とする冷却装置。

【発明の詳細な説明】

【0001】

【産業上の利用分野】 本発明は、例えば基板に搭載された半導体素子等を冷却するための冷却装置に関する。

【0002】

【従来の技術】 近年、半導体装置の技術進歩は目さましく、特に最近は種々の分野から、半導体装置の小型化及び高集積化の要請が強い。かかる要請に応えるために、半導体装置内で発生する熱の排除に関する問題を解決する必要があり、その中で次のような冷却装置が提案されている。

【0003】 以下に従来の冷却装置の例を図9を参照しつつ説明する。図9は、従来の冷却装置の概略を示すものであり、図9(a)は分解斜視図、図9(b)は外観斜視図、図9(c)は部分断面図(A-A断面図)である。

【0004】 図に示すように、半導体基板1の一の正面1aには複数の溝2が設けられており、半導体基板1の他の正面1bには、半導体素子6が設けられている。溝2は一の正面1aの周縁部を残すようにして、所定の間隔ではほぼ平行に設けられている。

【0005】 また、半導体基板1の一の正面1a上には、そのほぼ全面を覆うように、カバーブレート3が張り合わせられており、このカバーブレート3には、上記した各溝2の両端部に対応し、各溝2の長手方向と直交する方向に延びた貫通孔4、5が形成されている。これらの貫通孔4、5には、接続カバー(図示省略)が取り付けられ、それぞれ冷媒供給口、冷媒排出口として、異なる冷媒流路(図示省略)に接続される。そして冷媒供給源(図示省略)から一の冷媒流路に供給された冷媒は、一の冷媒流路から一方の貫通孔4に流れ、ここで半導体基板1に設けられた複数の溝2の一端に分配されるように送り込まれる。送り込まれた冷媒は、各溝2内を他端側に流れ、他方の貫通孔5で集約されて、他の冷媒流路に送り出される。このように、半導体基板1の一の正面に設けられた複数の溝2を冷媒流路として、そこに冷媒を流すことにより、他の正面1bに設けられた半導体素子6が冷却される。

子6が冷却される。

【0006】 しかし、上記した従来技術において、複数の溝2により構成される各冷媒流路は、その流路断面が非常に小さく、流路長さが比較的長いことから、冷媒を流す際の圧力損失が大きくなる。したがって、冷媒は冷媒流路内を流動しにくくなり、所定の冷却性能が得られず、そのため半導体素子が破壊されねそれがあった。

【0007】 以上、半導体素子の冷却装置について説明したが、かかる問題は半導体素子のみならず、他の電子部品あるいは冷却を必要とする発熱体に用いられる冷却装置に共通するものである。

【0008】 次に、半導体素子を冷却するための冷却装置の実装構造に関する従来技術について説明する。図10は、従来の冷却装置の実装構造を示した断面図である。従来は、半導体素子を搭載した半導体チップ31の裏面にバネ32によって金属スタッド33を押し付けることにより、半導体チップ31で発生した熱を金属スタッド33から熱伝導板34へと伝え、最終的には冷媒35により冷却を行っていた。

【0009】 ところが、この場合、半導体チップの大きさに比べて、金属スタッド33等からなる冷却装置が大きな構造となり、電子機器全体のコンパクト化に支障を来たしていた。

【0010】

【発明が解決しようとする課題】 以上説明したように、従来の冷却装置では、冷媒を流す際の圧力損失が大きいため、所定の冷却性能が得られず、半導体素子等が破壊されるおそれがあった。そこで、本発明では、かかる欠点を除去し、冷媒を流す際の圧力損失を低減し、半導体素子等の破壊防止が可能な冷却装置を提供するとともに、電子機器全体のコンパクト化を可能にする冷却装置の実装構造をも併せて提供することを目的とする。

【0011】

【課題を解決するための手段】 上記目的を達成するため、本発明では、基板と、この基板の少なくとも一方の正面側に取着されるカバーブレートと、このカバーブレートに冷媒供給口として設けられる前記基板に対して垂直方向に貫通した第1の貫通孔と、前記カバーブレートに冷媒排出口として設けられる前記基板に対して垂直方向に貫通した第2の貫通孔とを具備し、前記基板あるいは前記カバーブレートの対向面のうち少なくとも一方に凹凸形状が形成され、この凹凸形状を構成する凸部の一部もしくは全部と前記基板あるいは前記カバーブレートのいずれかの対向面との間に間隙が形成され、前記基板と前記カバーブレートとの間に形成される領域が冷媒流路として利用されることを特徴とする冷却装置を提供する。

【0012】

【作用】 上記した本発明の構成によれば、例えば、基板の一の正面側に凹凸形状を形成し、カバーブレートが基

(5)

特開平6-326226

8

るようにもしても良い。また、フィン17a, 17bの構成に因しては第1実施例(図2参照)と同様に考えることが可能であり、ここでは重複説明を省略する。さらに、本実施例と第2乃至第4実施例とを組み合せた構成としても良い。

【0033】図8は、本発明に係る冷却装置の第6実施例を示したものである。図8(a)は分解斜視図、図8(b)は部分断面図である。第5実施例においては、冷却装置の冷媒流路を構成するために溝12a, 12b及びフィン17a, 17bが中板11上に形成されていたが(図7参照)、本実施例においては、それらが中板21の両正面に張り合わせられるカバーブレート23a, 23bの対向面上に設けられている。即ち、カバーブレート23a, 23bの周縁部の対面する2箇所に冷媒の供給口及び排出口を構成する貫通孔24a, 25a及び24b, 25bが設けられており、カバーブレート23a, 23bの一面上の上記貫通孔に挟まれた部分に溝22a, 22bを形成することにより、複数のフィン27a, 27bが構成されている。また、カバーブレート23aの中板21に接続される正面と反対側の正面には半導体素子16が設けられている。このような構成によっても、第4実施例と同様の作用・効果が得られる。

【0034】次に、本発明にかかる冷却装置の実装構造について図11を参考しつつ説明する。図11の(a)は本発明にかかる冷却装置の実装構造の一実施例を示す断面図、(b)はその部分拡大図である。

【0035】配線基板41に半田バンプ42を介して接続されている半導体チップ43には、上述したような数10μmオーダーの溝が複数形成されたチャンネルブレート44aと、冷媒供給口および冷媒排出口を有するカバーブレート44bを張り合わせることにより形成されるマイクロチャンネル熱交換器44が熱的に接続されている。かかる熱的接続は、マイクロチャンネル熱交換器44がシリコン等の熱伝導性の良好な材料で形成されれば、半導体チップに直接接着することにより達成でき、接触部分の熱抵抗を充分小さくすることが可能である。ただし、熱応力の発生等が予想される場合は、熱伝導性グリス等の介在物を介して接続しても良い。

【0036】このような実装構造を有する複数のマイクロチャンネル熱交換器44を連絡するとともに、それぞれに冷媒を供給するための冷媒流路45を有する冷媒供給ホルダ46が設けられている。この冷媒供給ホルダ46は、カバーブレート44bに接着等により接続されるが、カバーブレート44bを設けず、直接チャンネルブレート44aに接続しても良い。冷媒供給ホルダ46に設けられた冷媒流路46には、マイクロチャンネル熱交換器44のカバーブレート44bに設けられた冷媒供給口及び冷媒排出口に連絡される流路が設けられている。

【0037】このようにして、発熱体である半導体チップ

43に対して冷却装置であるマイクロチャンネル熱交換器44が実装され、冷媒供給ホルダ46内の冷媒流路45を流动する冷媒によって、半導体チップ43が冷却される。

【0038】本実施例のように、マイクロチャンネル熱交換器44を用いれば冷却装置自体を小型化できるとともに、冷媒の全流路も微小にすることができるため、冷媒供給ホルダ46をも小型化することができ、冷却装置のコンパクトな実装が可能となり、電子機器全体のコンパクト化を実現することが可能となる。

【0039】

【発明の効果】以上説明したように、本発明によれば、冷却装置に設けられた冷媒流路内を冷媒が流れる際の圧力損失を低減させることができるので、冷媒が冷媒流路内をスムーズに流动するようになり、十分な冷却効果が発揮されるようになり、冷却対象である半導体素子等の破壊を防止することが可能となる。

【図面の簡単な説明】

【図1】本発明に係る冷却装置の第1実施例を示す斜視図。

【図2】本発明に係る冷却装置の第1実施例を示す部分断面図。

【図3】本発明に係る冷却装置の第2実施例を示す斜視図。

【図4】本発明に係る冷却装置の第3実施例を示す斜視図。

【図5】本発明に係る冷却装置の第4実施例を示す斜視図。

【図6】本発明に係る冷却装置の第4実施例を示す部分断面図。

【図7】本発明に係る冷却装置の第5実施例を示す図。

【図8】本発明に係る冷却装置の第6実施例を示す図。

【図9】従来の冷却装置の概略を示す図。

【図10】従来の冷却装置の実装構造を示した断面図。

【図11】本発明にかかる冷却装置の実装構造を示す図。

【符号の説明】

1 基板

2 溝

3 カバーブレート

4, 5 貫通孔

6 半導体素子

7 フィン

41 配線基板

42 半田バンプ

43 半導体チップ

44 マイクロチャンネル熱交換器

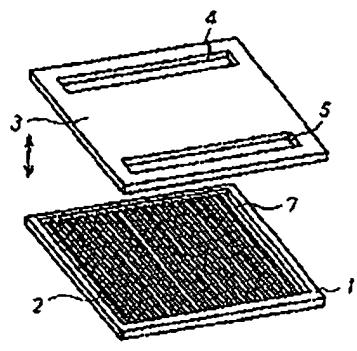
45 冷媒流路

46 冷媒供給ホルダ

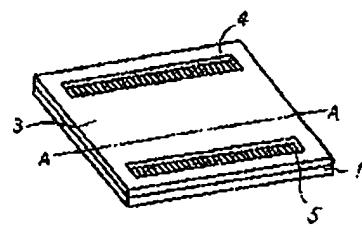
(6)

特開平6-326226

[図1]

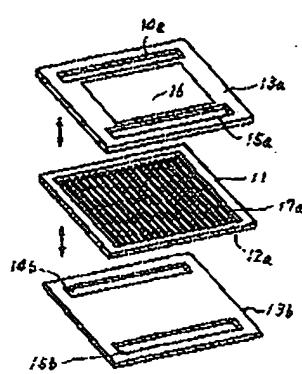
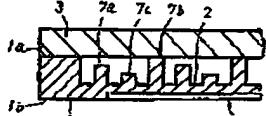
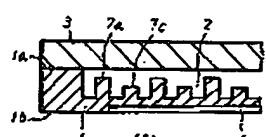
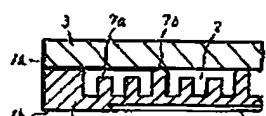
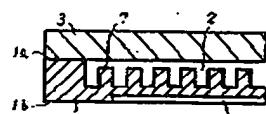


(a)

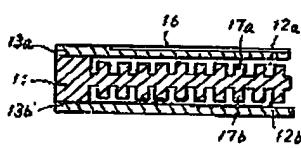


(b)

[図2]

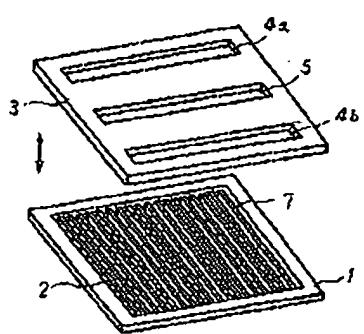


(a)

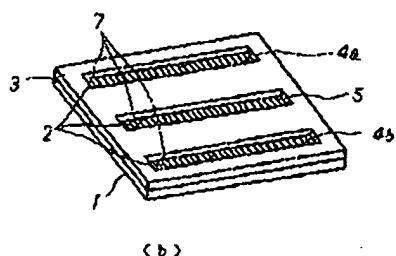


(b)

[図3]

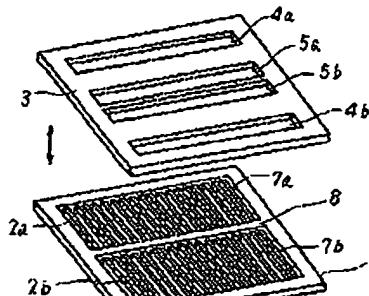


(a)

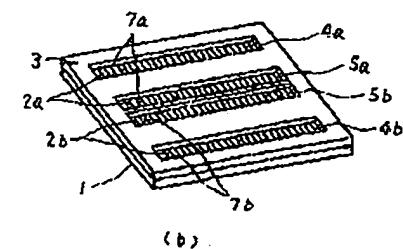


(b)

[図4]



(a)

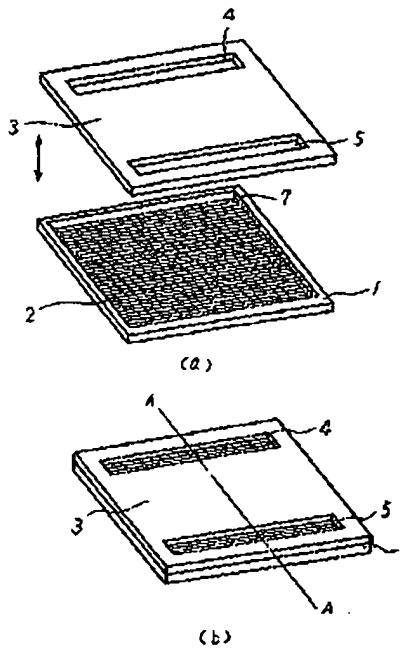


(b)

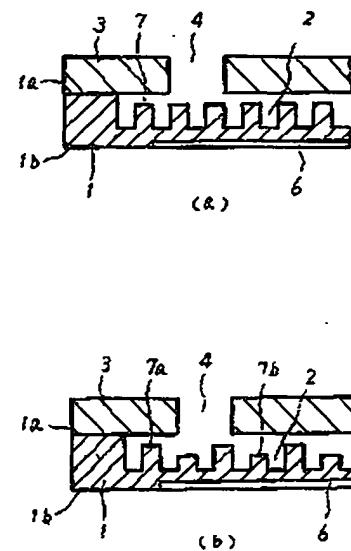
(7)

特開平6-326226

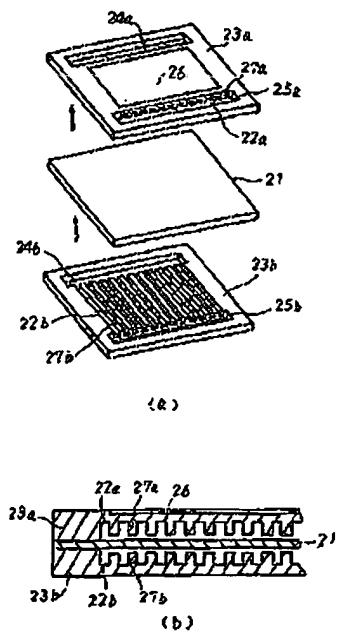
[図5]



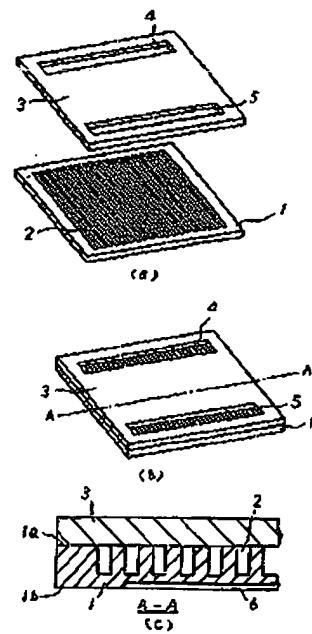
[図6]



[図8]



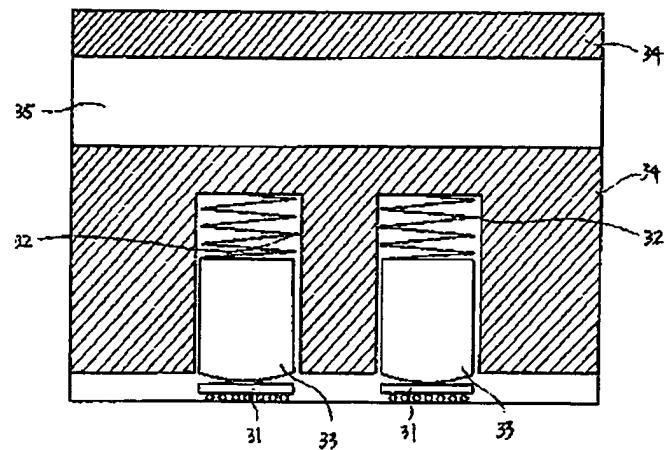
[図9]



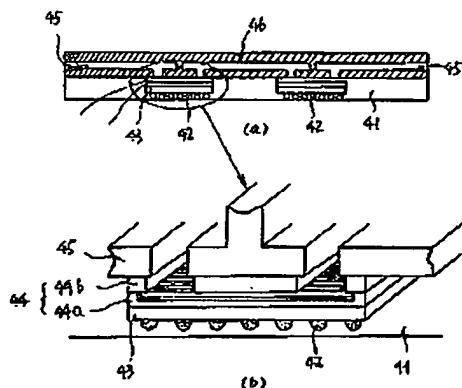
(8)

特開平6-326226

【図10】



【図11】



フロントページの続き

(72)発明者 久野 勝美
神奈川県川崎市幸区小向東芝町1番地 株
式会社京芝研究開発センター内

(72)発明者 石塙 勝
神奈川県川崎市幸区小向東芝町1番地 株
式会社京芝研究開発センター内